

Family list

1 family member for:

JP2001158000

Derived from 1 application.

**1 CHEMICAL INTEGRATED CIRCUIT, AND METHOD OF
MANUFACTURING THE SAME**

Publication info: **JP2001158000 A** - 2001-06-12

Data supplied from the *esp@cenet* database - Worldwide

BEST AVAILABLE COPY

THIS PAGE BLANK (USPTO)

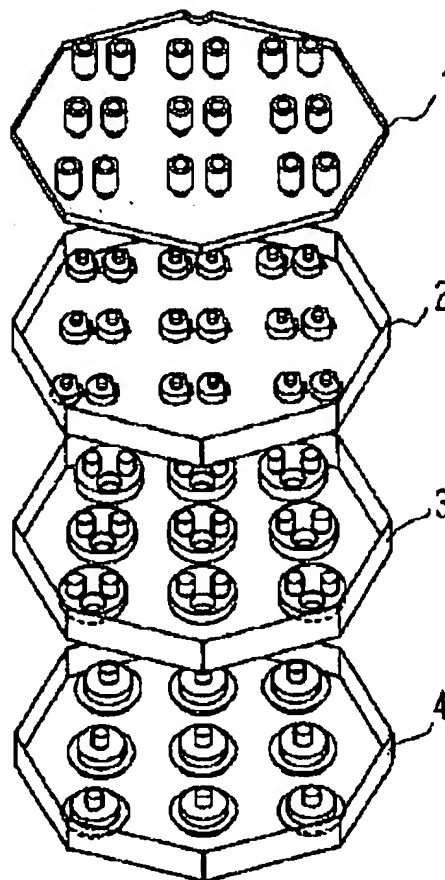
CHEMICAL INTEGRATED CIRCUIT, AND METHOD OF MANUFACTURING THE SAME

Patent number: JP2001158000
Publication date: 2001-06-12
Inventor: IKUTA KOJI
Applicant: JAPAN SCIENCE & TECH CORP
Classification:
- **international:** B81B7/02
- **european:**
Application number: JP19990342745 19991202
Priority number(s): JP19990342745 19991202

Report a data error here

Abstract of JP2001158000

PROBLEM TO BE SOLVED: To compose a target chemical reaction circuit by forming a single function chip comprising plural parts of the same function and the same mechanism in one chip utilizing optical molding method, especially, and combining chips having different single functions with each other in plural layers. **SOLUTION:** Microchips achieving single functions are composed, plural chips having different single functions are taken out of the composed chips, and the chips are combined with each other to compose a target chemical reaction circuit in this biochemical IC.



Data supplied from the esp@cenet database - Worldwide

THIS PAGE BLANK (USPTO)

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号
特開2001-158000
(P2001-158000A)

(43) 公開日 平成13年6月12日 (2001.6.12)

(51) Int.Cl.⁷
B 8 1 B 7/02

識別記号

F I
B 8 1 B 7/02

テ-マコード* (参考)

審査請求 未請求 請求項の数 7 O L (全 6 頁)

(21) 出願番号 特願平11-342745

(22) 出願日 平成11年12月2日 (1999.12.2)

特許法第30条第1項適用申請有り 1999年6月11日 社
団法人日本機械学会発行の「ロボティクス・メカトロニ
クス講演会'99講演論文集」に発表

(71) 出願人 396020800

科学技術振興事業団
埼玉県川口市本町4丁目1番8号

(72) 発明者 生田 幸士

愛知県名古屋市中区名城2-1 城北住宅
16-24

(74) 代理人 100099265

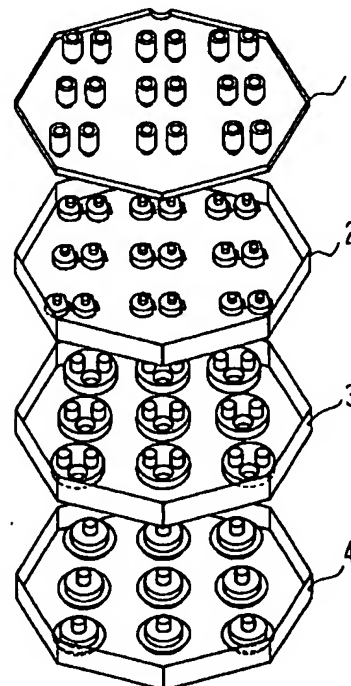
弁理士 長瀬 成城

(54) 【発明の名称】 化学集積回路およびその製造方法

(57) 【要約】

【課題】特に光造形法等を利用して一つのチップ内に同一機能、同一機構からなる部品を複数配置してなる単一機能チップを形成し、異なる単一機能を持つチップ同志を複数層に組み合わせることにより、目的とする化学反応回路を構成する。

【解決手段】単一機能を達成するマイクロチップを構成し、前記構成したチップの中から異なる単一機能を有するチップを複数取り出し、これらチップ同志を組み合わせることにより目的とする化学反応回路を構成することを特徴とするバイオケミカルIC。



【特許請求の範囲】

【請求項1】 単一機能を達成するマイクロチップを構成し、前記構成したチップの中から異なる単一機能を有するチップを複数取り出し、これらチップ同志を組み合わせることにより目的とする化学反応回路を構成することを特徴とする化学集積回路。

【請求項2】 前記単一機能を達成するマイクロチップは光造形法によって成形したことを特徴とする請求項1に記載の化学集積回路。

【請求項3】 複数機能を達成するマイクロチップを構成し、前記構成したチップの中から異なる複数機能を有するチップを複数取り出し、これらチップ同志を組み合わせることにより目的とする化学反応回路を構成することを特徴とする化学集積回路。

【請求項4】 前記複数機能を達成するマイクロチップは光造形法によって成形したことを特徴とする請求項3に記載の化学集積回路。

【請求項5】 単一機能を達成するマイクロチップを成形し、前記成形したチップの中から異なる単一機能を有するチップを複数取り出し、これらチップ同志を組み合わせることにより目的とする化学反応回路を製造する化学反応回路製造方法。

【請求項6】 複数機能を達成するマイクロチップを成形し、前記成形したチップの中から異なる複数機能を有するチップを複数取り出し、これらチップ同志を組み合わせることにより目的とする化学反応回路を製造する化学反応回路製造方法。

【請求項7】 前記マイクロチップは光造形法によって成形することを特徴とする請求項5または請求項6に記載の化学集積回路を製造する化学反応回路製造方法。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、マイクロ化学反応回路を内部にもつ「化学IC」に関するものであり、特に光造形法等を利用して一つのチップ内に同一機能、同一機構からなる部品を複数配置してなる単一機能チップ、あるいは一つのチップ内に異なる機能を持つ部品を複数配置してなる複数機能チップを形成し、異なる単一機能あるいは複数機能を持つチップ同志を複数層に組み合わせることにより、目的とする化学反応回路を構成することができる化学集積回路に関するものである。

【0002】

【従来の技術】現在欧米で研究が進むシリコン半導体技術を用いた化学ICは、一つのシリコンチップに全ての機能を盛り込む単目的型が主であり、汎用性、即応性の点で問題があり、さらには構造上機能を拡張し高度化させることが困難という問題がある。

【0003】また、シリコンプロセスによるμ-TAS (Micro Total Analysis System) では、化学反応系が変わるごとに新しいマスク

を作製し、シリコン基盤上の流体系の設計製作を必要とする。一般にシリコンプロセスはメモリのような特定の微細回路を大量生産する目的には最適だが、多品種少量生産や個別生産にはコスト的にも、製造時間的にも適さない。

【0004】このため発明者らは、従来のシリコンプロセスによる問題点を解決する手法としてマイクロ光造形法の開発に成功した(特開平11-170377号公報参照)。また、上記マイクロ造形法を更に改善した、硬化樹脂に対して透過性を有する近赤外パルスレーザ光を利用し、2光子吸収を誘起することによって焦点近傍のみにおいて紫外レーザと同じエネルギーに高め、ピンポイントで樹脂を硬化できる2光子マイクロ光造形方法も提案している。

【0005】

【発明が解決しようとする課題】本発明は、上記のようなマイクロ光造形法を使用することにより、シリコン半導体技術を用いた従来型のマイクロ化学装置では構成することが難しかった化学集積回路を、容易に構成できるようにするものであり、その特徴は、単機能を達成できるマイクロチップを構成し、異なる単機能を達成できるチップを複数組み合わせることによって目的とする化学集積回路を構成せんとするものである。また、一つのチップ内に異なる機能を持つ部品を複数配置してなる複数機能チップを形成し、異なる単一機能あるいは複数機能を持つチップ同志を複数層に組み合わせることにより、目的とする化学集積回路を構成せんとするものである。

【0006】

【課題を解決するための手段】このため本発明は、単一機能を達成するマイクロチップを構成し、前記構成したチップの中から異なる単一機能を有するチップを複数取り出し、これらチップ同志を組み合わせることにより目的とする化学反応回路を構成することを特徴とする化学集積回路であり、前記単一機能を達成するマイクロチップは光造形法によって成形したことを特徴とする化学集積回路であり、複数機能を達成するマイクロチップを構成し、前記構成したチップの中から異なる複数機能を有するチップを複数取り出し、これらチップ同志を組み合わせることにより目的とする化学反応回路を構成することを特徴とする化学集積回路であり、前記複数機能を達成するマイクロチップは光造形法によって成形したことを特徴とする化学集積回路であり、単一機能を達成するマイクロチップを成形し、前記成形したチップの中から異なる単一機能を有するチップを複数取り出し、これらチップ同志を組み合わせることにより目的とする化学反応回路を製造する化学反応回路製造方法であり、複数機能を達成するマイクロチップを成形し、前記成形したチップの中から異なる複数機能を有するチップを複数取り出し、これらチップ同志を組み合わせることにより目的とする化学反応回路を製造する化学反応回路製造方法で

あり、前記マイクロチップは光造形法によって成形することを特徴とする化学集積回路を製造する化学反応回路製造方法であり、これらを課題解決のための手段とするものである。

【0007】

【実施の形態】以下、図面を参照しながら本発明に係る化学集積回路の構成について説明をすると、図1はマイクロ光造形法を使用して作成した1形態としての化学集積回路の分解斜視図である。図に示す化学集積回路は、4つのチップを積層して構成したものであり、最上部のチップ1が外部と化学流体の入出力用コネクタ群をもつ「コネクタチップ」の機能を達成するコネクタチップ、第2層のチップ2が複数のマイクロバルブをもつ「バルブチップ」、第3層のチップ3が複数のマイクロリアクタ（反応部）を持つ「リアクタチップ」、第4層のチップ4が複数のマイクロ濃縮器を持つ「濃縮チップ」である。これらの4つのチップは図2に示すように、バルブチップは厚さが1mm、リアクタチップは厚さが2mm、濃縮チップは厚さが3mmとして構成され、各チップ間の各マイクロ流路は液漏れが無いように密着して積層結合され一つの目的を達成できる化学反応回路を構成している。

【0008】上記各チップとも、従来の積層法を用いずに本発明者らが開発した液状の光硬化性樹脂の内部にレーザスポットを走査し任意の3次元構造を形成する方法（紫外レーザーを光源とした内部硬化型マイクロ造形法：Super IH process 略してSIH）を使用して一体化した透明立体構造となっており、これら各チップの製造方法は本発明の特徴ではないので、詳しい説明は省略する。

【0009】以下、上記化学反応回路を構成する各チップの詳細を以下の述べる。コネクタチップ1は、化学ICにおいて合成あるいは分析する物質を外部装置に輸送するためのマイクロチューブを接続する役割をもっており、図3に示す形状、図4に示す断面を有している。コネクタチップ1は、内径1mmのマイクロチューブを18本同時に接続することができるポート1aを有するように設計されている。

【0010】バルブチップ2は、化学ICに物質を注入する際に、その流量を制御したり、逆流を防止する重要な役割をもっており、図5に示す形状、図6に示す断面（図5中のA-A断面）を有している。このバルブチップ2では、厚み1mmのチップの内部に、内径2mmの1方向弁2aを18個内蔵している。バルブ部分のシリコン膜は、光造形法によってバルブチップを形成してゆく過程の中で、ハイブリッドIHプロセスによって組み込んだものである。この例では、受動バルブであるが、形状記憶合金等のアクチュエータを内蔵させることで、能動バルブの作製も可能である。

【0011】リアクタチップは2つの注入口と1つの排

出口を持つリアクタを9つ内蔵しており、図7上方に示す形状、図8に示す断面を有している。なお図8はリアクタチップと濃縮チップを積層した状態の断面図である。リアクタチップ3は、厚み2mmであり各リアクターの容積は、約3.1 μ lとして形成されている。

【0012】濃縮チップ4は、リアクタチップで合成した微量な物質を濃縮する役割をもっており、このため、各種フィルター4aをハイブリッドIHプロセスによって、内蔵させて構成され、図7中下方に示す形状、図8に示す断面を有している。この濃縮チップ4には限外濾過膜が内蔵されており、蛋白質の濃縮に利用することができる。以上のように構成された各チップは図2に示すように組み合わせられ、一つの目的を達成する化学反応回路（化学集積回路）を構成する。

【0013】化学ICの機能検証の1例として、濃縮チップを用いて、蛋白質の濃縮を行うことを試みた。実験では、蛋白質としてルシフェラーゼ・アッセイ・キット（Premega）を用い、蛋白質であるルシフェラーゼを濃縮するためのフィルターとして限外濾過膜（YM30:MILLIPORE）を用いた。このアッセイ・キットでは、ルシフェラーゼにフシフェリンを混合することで、発光反応が生じるので、その発光量を光検出器で検出することによって、蛋白質が濃縮される様子を確認できる。

【0014】図9（a）は蛋白質濃縮時の濃縮チップの写真である。図9（b）は濃縮部の拡大写真であり、この写真によって限外濾過膜によって蛋白質が分離されていることが確認できる。図10は蛋白質の時間応答を測定した結果である。グラフの縦軸は、光検出器からの出力電圧であり、横軸は、注入した試料の外積を濃縮部の容積で規格化した値である。この結果から、10倍の体積の試料を濃縮チップに注入した際に、約10倍の発光量が得られていることから、濃縮チップの有効性が実証された。

【0015】上記のような複数のチップを結合制御することで、より高度なマイクロ化学デバイスを構築する技術として有効であり、この手法を用いることにより、多機能な化学ICを作製できる。また、本ICは、センサーやポンプ・能動バルブ等を内蔵した化学ICファミリを開発し、様々な分析装置や合成装置、さらには人工臓器等に利用することができる。

【0016】また、本発明は上述した例に限定されるものでなく、各機能チップの変更は随時行え、ポンプチップや検出チップなど今後新技術に応じて新規の化学ICチップを追加してゆくこと、さらに、この基本構成を水平、垂直方向に3次元的に拡張することも可能である。また、上記例では単一機能を達成するマイクロチップについて説明したが、当然のことながら複数機能を達成するマイクロチップを構成し、前記構成したチップの中から異なる複数機能を有するチップを複数取り出し、これ

らチップ同志を組み合わせることにより目的とする化学反応回路を構成することとを特徴とする化学集積回路を構成することもできる。さらにこうしたチップの作製法は、必ずしもマイクロ光造形法に限定されるものではなく、樹脂の射出成形、あるいは金属加工、その他の成形方法によってチップを成形することも可能である。

【0017】本発明の実施の形態について説明してきたが、本発明はその精神または主要な特徴から逸脱することなく、他のいかなる形でも実施できる。そのため、前述の実施形態はあらゆる点で単なる例示にすぎず限定的に解釈してはならない。

【0018】

【発明の効果】本発明によれば、複数のチップを結合制御することで、より高度なマイクロ化学デバイスを容易に構築することができる。本手法を用いることにより、多機能な化学ICを作製できる。さらに本ICは、センサーやポンプ・能動バルブ等を内蔵した化学ICファミリを開発し、様々な分析装置や合成装置、さらには人工臓器等に利用することができる。このように機能毎のチップでその組み合わせが可変なので、ユーザがシステムチップを新たに作ることなく、選択組み付けのみで機能拡張が容易に可能となる。等の優れた効果を奏すること

ができる。

【図面の簡単な説明】

【図1】 マイクロ光造形法を使用して作成した1形態としての化学集積回路の分解斜視図である。

【図2】 図1の化学集積回路の組立断面図である。

【図3】 図1中のコネクタチップの斜視図である。

【図4】 同コネクタチップの断面図である。

【図5】 図1中のバルブチップの斜視図である。

【図6】 同バルブチップの断面図である。

【図7】 図1中のリアクタチップおよび濃縮チップの斜視図である。

【図8】 同リアクタチップおよび濃縮チップを組み付けた状態の断面図である。

【図9】 (a)は蛋白質濃縮時の濃縮チップの写真、

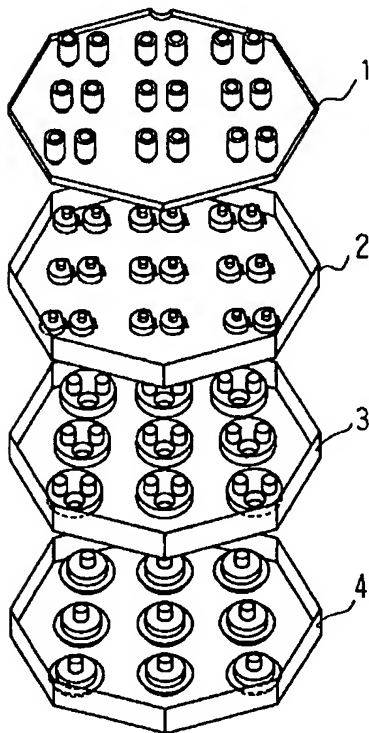
(b)は濃縮部の拡大写真である。

【図10】 蛋白質の時間応答を測定した結果のグラフである。

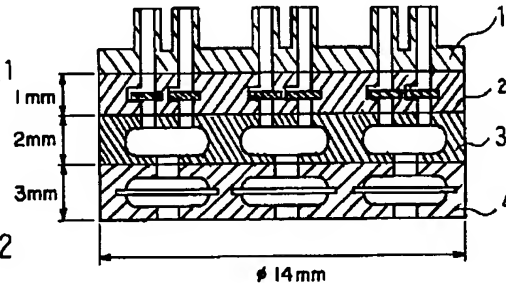
【符号の説明】

- | | |
|---|---------|
| 1 | コネクタチップ |
| 2 | バルブチップ |
| 3 | リアクタチップ |
| 4 | 濃縮チップ |

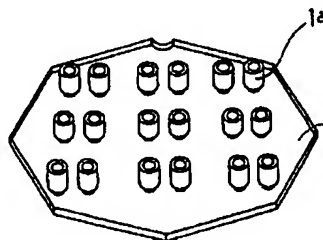
【図1】



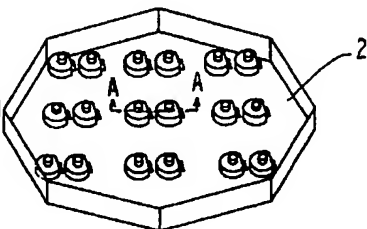
【図2】



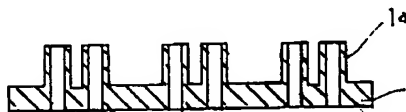
【図3】



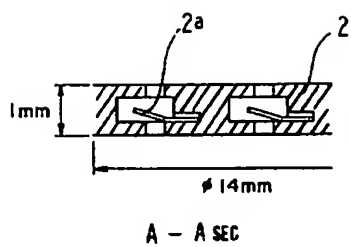
【図5】



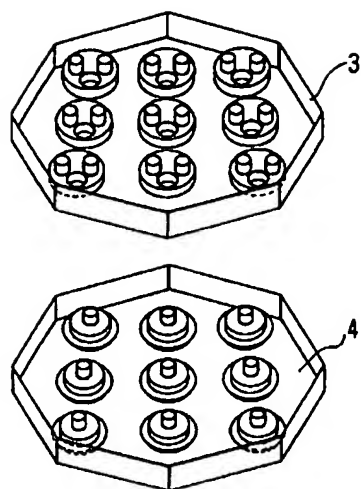
【図4】



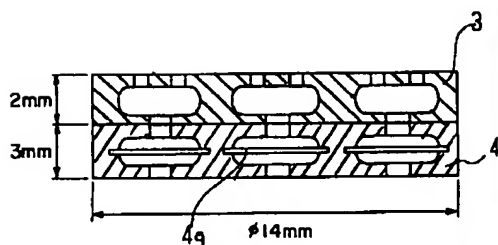
【図6】



【図7】



【図8】



【図9】

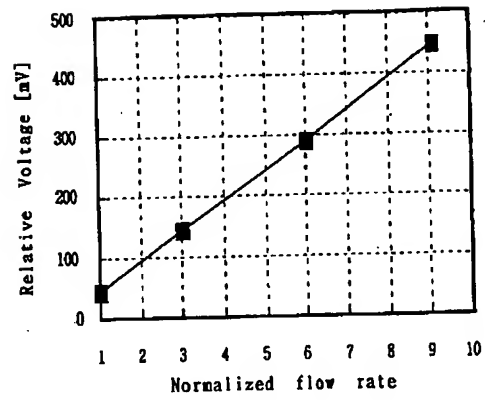


(a)



(b)

【図10】



(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開2001-158000

(P2001-158000A)

(43) 公開日 平成13年6月12日 (2001.6.12)

(51) Int.Cl.⁷

B 8 1 B 7/02

識別記号

F I

B 8 1 B 7/02

テーマコード* (参考)

審査請求 未請求 請求項の数7 O L (全 6 頁)

(21) 出願番号 特願平11-342745

(22) 出願日 平成11年12月2日 (1999.12.2)

特許法第30条第1項適用申請有り 1999年6月11日 社
団法人日本機械学会発行の「ロボティクス・メカトロニ
クス講演会'99講演論文集」に発表

(71) 出願人 396020800

科学技術振興事業団

埼玉県川口市本町4丁目1番8号

(72) 発明者 生田 幸士

愛知県名古屋市中区名城2-1 城北住宅
16-24

(74) 代理人 100099265

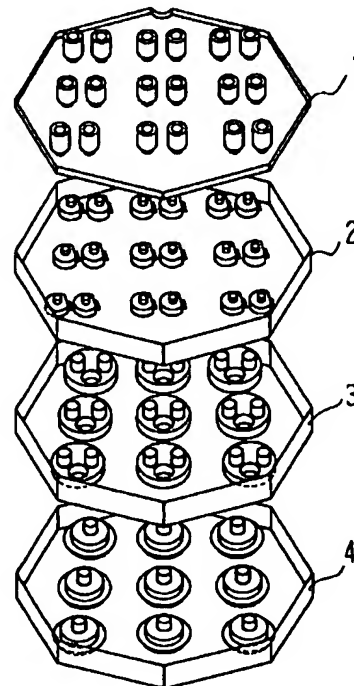
弁理士 長瀬 成城

(54) 【発明の名称】 化学集積回路およびその製造方法

(57) 【要約】

【課題】特に光造形法等を利用して一つのチップ内に同
一機能、同一機構からなる部品を複数配置してなる単一
機能チップを形成し、異なる単一機能を持つチップ同志
を複数層に組み合わせることにより、目的とする化学反
応回路を構成する。

【解決手段】単一機能を達成するマイクロチップを構成
し、前記構成したチップの中から異なる単一機能を有す
るチップを複数取り出し、これらチップ同志を組み合わせ
ることにより目的とする化学反応回路を構成すること
を特徴とするバイオケミカルIC。



【特許請求の範囲】

【請求項1】 単一機能を達成するマイクロチップを構成し、前記構成したチップの中から異なる単一機能を有するチップを複数取り出し、これらチップ同志を組み合わせることにより目的とする化学反応回路を構成することを特徴とする化学集積回路。

【請求項2】 前記単一機能を達成するマイクロチップは光造形法によって成形したことを特徴とする請求項1に記載の化学集積回路。

【請求項3】 複数機能を達成するマイクロチップを構成し、前記構成したチップの中から異なる複数機能を有するチップを複数取り出し、これらチップ同志を組み合わせることにより目的とする化学反応回路を構成することを特徴とする化学集積回路。

【請求項4】 前記複数機能を達成するマイクロチップは光造形法によって成形したことを特徴とする請求項3に記載の化学集積回路。

【請求項5】 単一機能を達成するマイクロチップを成形し、前記成形したチップの中から異なる単一機能を有するチップを複数取り出し、これらチップ同志を組み合わせることにより目的とする化学反応回路を製造する化学反応回路製造方法。

【請求項6】 複数機能を達成するマイクロチップを成形し、前記成形したチップの中から異なる複数機能を有するチップを複数取り出し、これらチップ同志を組み合わせることにより目的とする化学反応回路を製造する化学反応回路製造方法。

【請求項7】 前記マイクロチップは光造形法によって成形することを特徴とする請求項5または請求項6に記載の化学集積回路を製造する化学反応回路製造方法。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、マイクロ化学反応回路を内部にもつ「化学IC」に関するものであり、特に光造形法等を利用して一つのチップ内に同一機能、同一機構からなる部品を複数配置してなる単一機能チップ、あるいは一つのチップ内に異なる機能を持つ部品を複数配置してなる複数機能チップを形成し、異なる単一機能あるいは複数機能を持つチップ同志を複数層に組み合わせることにより、目的とする化学反応回路を構成することができる化学集積回路に関するものである。

【0002】

【従来の技術】現在欧米で研究が進むシリコン半導体技術を用いた化学ICは、一つのシリコンチップに全ての機能を盛り込む単目的型が主であり、汎用性、即応性の点で問題があり、さらには構造上機能を拡張し高度化させることが困難という問題がある。

【0003】また、シリコンプロセスによる μ -TAS (Micro Total Analysis System) では、化学反応系が変わるごとに新しいマスク

を作製し、シリコン基盤上の流体系の設計製作を必要とする。一般にシリコンプロセスはメモリのような特定の微細回路を大量生産する目的には最適だが、多品種少量生産や個別生産にはコスト的にも、製造時間的にも適さない。

【0004】このため発明者らは、従来のシリコンプロセスによる問題点を解決する手法としてマイクロ光造形法の開発に成功した(特開平11-170377号公報参照)。また、上記マイクロ造形法を更に改善した、硬化樹脂に対して透過性を有する近赤外パルスレーザ光を利用し、2光子吸収を誘起することによって焦点近傍のみにおいて紫外レーザと同じエネルギーに高め、ピンポイントで樹脂を硬化できる2光子マイクロ光造形方法も提案している。

【0005】

【発明が解決しようとする課題】本発明は、上記のようなマイクロ光造形法を使用することにより、シリコン半導体技術を用いた従来型のマイクロ化学装置では構成することが難しかった化学集積回路を、容易に構成できるようにするものであり、その特徴は、単機能を達成できるマイクロチップを構成し、異なる単機能を達成できるチップを複数組み合わせることによって目的とする化学集積回路を構成せんとするものである。また、一つのチップ内に異なる機能を持つ部品を複数配置してなる複数機能チップを形成し、異なる単一機能あるいは複数機能を持つチップ同志を複数層に組み合わせることにより、目的とする化学集積回路を構成せんとするものである。

【0006】

【課題を解決するための手段】このため本発明は、単一機能を達成するマイクロチップを構成し、前記構成したチップの中から異なる単一機能を有するチップを複数取り出し、これらチップ同志を組み合わせることにより目的とする化学反応回路を構成することを特徴とする化学集積回路であり、前記単一機能を達成するマイクロチップは光造形法によって成形したことを特徴とする化学集積回路であり、複数機能を達成するマイクロチップを構成し、前記構成したチップの中から異なる複数機能を有するチップを複数取り出し、これらチップ同志を組み合わせることにより目的とする化学反応回路を構成することを特徴とする化学集積回路であり、前記複数機能を達成するマイクロチップは光造形法によって成形したことを特徴とする化学集積回路であり、単一機能を達成するマイクロチップを成形し、前記成形したチップの中から異なる単一機能を有するチップを複数取り出し、これらチップ同志を組み合わせることにより目的とする化学反応回路を製造する化学反応回路製造方法であり、複数機能を達成するマイクロチップを成形し、前記成形したチップの中から異なる複数機能を有するチップを複数取り出し、これらチップ同志を組み合わせることにより目的とする化学反応回路を製造する化学反応回路製造方法で

あり、前記マイクロチップは光造形法によって成形することを特徴とする化学集積回路を製造する化学反応回路製造方法であり、これらを課題解決のための手段とするものである。

【0007】

【実施の形態】以下、図面を参照しながら本発明に係る化学集積回路の構成について説明をすると、図1はマイクロ光造形法を使用して作成した1形態としての化学集積回路の分解斜視図である。図に示す化学集積回路は、4つのチップを積層して構成したものであり、最上部のチップ1が外部と化学流体の入出力用コネクタ群をもつ「コネクタチップ」の機能を達成するコネクタチップ、第2層のチップ2が複数のマイクロバルブをもつ「バルブチップ」、第3層のチップ3が複数のマイクロリアクタ（反応部）を持つ「リアクタチップ」、第4層のチップ4が複数のマイクロ濃縮器を持つ「濃縮チップ」である。これらの4つのチップは図2に示すように、バルブチップは厚さが1mm、リアクタチップは厚さが2mm、濃縮チップは厚さが3mmとして構成され、各チップ間の各マイクロ流路は液漏れが無いように密着して積層結合され一つの目的を達成できる化学反応回路を構成している。

【0008】上記各チップとも、従来の積層法を用いずに本発明者らが開発した液状の光硬化性樹脂の内部にレーザスポットを走査し任意の3次元構造を形成する方法（紫外レーザーを光源とした内部硬化型マイクロ造形法：Super IH process 略してSIH）を使用して一体化した透明立体構造となっており、これら各チップの製造方法は本発明の特徴ではないので、詳しい説明は省略する。

【0009】以下、上記化学反応回路を構成する各チップの詳細を以下の述べる。コネクタチップ1は、化学ICにおいて合成あるいは分析する物質を外部装置に輸送するためのマイクロチューブを接続する役割をもっており、図3に示す形状、図4に示す断面を有している。コネクタチップ1は、内径1mmのマイクロチューブを18本同時に接続することができるポート1aを有するように設計されている。

【0010】バルブチップ2は、化学ICに物質を注入する際に、その流量を制御したり、逆流を防止する重要な役割をもっており、図5に示す形状、図6に示す断面（図5中のA-A断面）を有している。このバルブチップ2では、厚み1mmのチップの内部に、内径2mmの1方向弁2aを18個内蔵している。バルブ部分のシリコン膜は、光造形法によってバルブチップを形成してゆく過程の中で、ハイブリッドIHプロセスによって組み込んだものである。この例では、受動バルブであるが、形状記憶合金等のアクチュエータを内蔵させることで、能動バルブの作製も可能である。

【0011】リアクタチップは2つの注入口と1つの排

出口を持つリアクタを9つ内蔵しており、図7上方に示す形状、図8に示す断面を有している。なお図8はリアクタチップと濃縮チップを積層した状態の断面図である。リアクタチップ3は、厚み2mmであり各リアクタの容積は、約 $3.1\mu\text{l}$ として形成されている。

【0012】濃縮チップ4は、リアクタチップで合成した微量な物質を濃縮する役割をもっており、このため、各種フィルター4aをハイブリッドIHプロセスによって、内蔵させて構成され、図7中下方に示す形状、図8に示す断面を有している。この濃縮チップ4には限外濾過膜が内蔵されており、蛋白質の濃縮に利用することができる。以上のように構成された各チップは図2に示すように組み合わせられ、一つの目的を達成する化学反応回路（化学集積回路）を構成する。

【0013】化学ICの機能検証の1例として、濃縮チップを用いて、蛋白質の濃縮を行うことを試みた。実験では、蛋白質としてルシフェラーゼ・アッセイ・キット（Premega）を用い、蛋白質であるルシフェラーゼを濃縮するためのフィルターとして限外濾過膜（YM30:MILLIPORE）を用いた。このアッセイ・キットでは、ルシフェラーゼにフシフェリンを混合することで、発光反応が生じるので、その発光量を光検出器で検出することによって、蛋白質が濃縮される様子を確認できる。

【0014】図9（a）は蛋白質濃縮時の濃縮チップの写真である。図9（b）は濃縮部の拡大写真であり、この写真によって限外濾過膜によって蛋白質が分離されていることが確認できる。図10は蛋白質の時間応答を測定した結果である。グラフの縦軸は、光検出器からの出力電圧であり、横軸は、注入した試料の外積を濃縮部の容積で規格化した値である。この結果から、10倍の体積の試料を濃縮チップに注入した際に、約10倍の発光量が得られていることから、濃縮チップの有効性が実証された。

【0015】上記のような複数のチップを結合制御することで、より高度なマイクロ化学デバイスを構築する技術として有効であり、この手法を用いることにより、多機能な化学ICを作製できる。また、本ICは、センサーやポンプ・能動バルブ等を内蔵した化学ICファミリを開発し、様々な分析装置や合成装置、さらには人工臓器等に利用することができる。

【0016】また、本発明は上述した例に限定されるものでなく、各機能チップの変更は随時行え、ポンプチップや検出チップなど今後新技術に応じて新規の化学ICチップを追加してゆくこと、さらに、この基本構成を水平、垂直方向に3次的に拡張することも可能である。また、上記例では単一機能を達成するマイクロチップについて説明したが、当然のことながら複数機能を達成するマイクロチップを構成し、前記構成したチップの中から異なる複数機能を有するチップを複数取り出し、これ

らチップ同志を組み合わせることにより目的とする化学反応回路を構成することを特徴とする化学集積回路を構成することもできる。さらにこうしたチップの作製法は、必ずしもマイクロ光造形法に限定されるものではなく、樹脂の射出成形、あるいは金属加工、その他の成形方法によってチップを成形することも可能である。

【0017】本発明の実施の形態について説明してきたが、本発明はその精神または主要な特徴から逸脱することなく、他のいかなる形でも実施できる。そのため、前述の実施形態はあらゆる点で単なる例示にすぎず限定的に解釈してはならない。

【0018】

【発明の効果】本発明によれば、複数のチップを結合制御することで、より高度なマイクロ化学デバイスを容易に構築することができる。本手法を用いることにより、多機能な化学ICを作製できる。さらに本ICは、センサーやポンプ・能動バルブ等を内蔵した化学ICファミリを開発し、様々な分析装置や合成装置、さらには人工臓器等に利用することができる。このように機能毎のチップでその組み合わせが可変なので、ユーザがシステムチップを新たに作ることなく、選択組み付けのみで機能拡張が容易に可能となる。等の優れた効果を奏すること

ができる。

【図面の簡単な説明】

【図1】 マイクロ光造形法を使用して作成した1形態としての化学集積回路の分解斜視図である。

【図2】 図1の化学集積回路の組立断面図である。

【図3】 図1中のコネクタチップの斜視図である。

【図4】 同コネクタチップの断面図である。

【図5】 図1中のバルブチップの斜視図である。

【図6】 同バルブチップの断面図である。

【図7】 図1中のリアクタチップおよび濃縮チップの斜視図である。

【図8】 同リアクタチップおよび濃縮チップを組み付けた状態の断面図である。

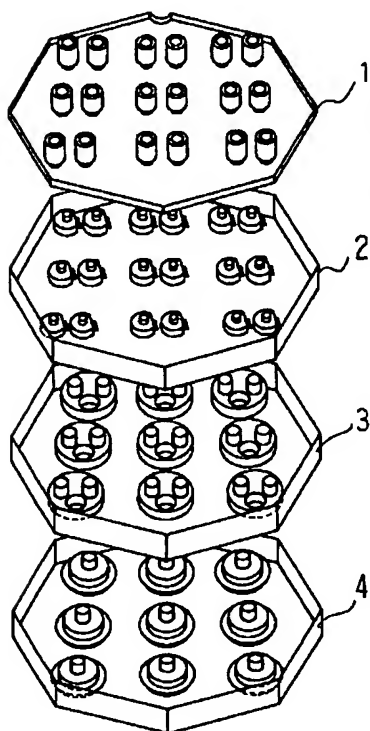
【図9】 (a)は蛋白質濃縮時の濃縮チップの写真、(b)は濃縮部の拡大写真である。

【図10】 蛋白質の時間応答を測定した結果のグラフである。

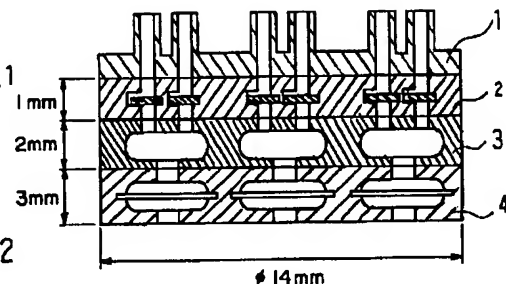
【符号の説明】

- | | |
|---|---------|
| 1 | コネクタチップ |
| 2 | バルブチップ |
| 3 | リアクタチップ |
| 4 | 濃縮チップ |

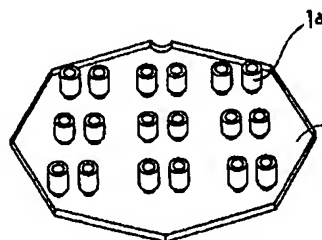
【図1】



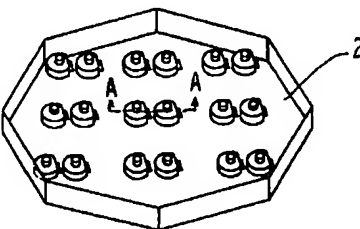
【図2】



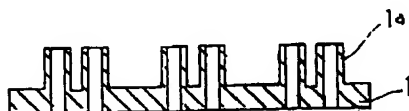
【図3】



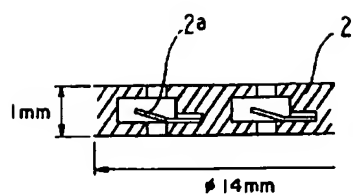
【図5】



【図4】

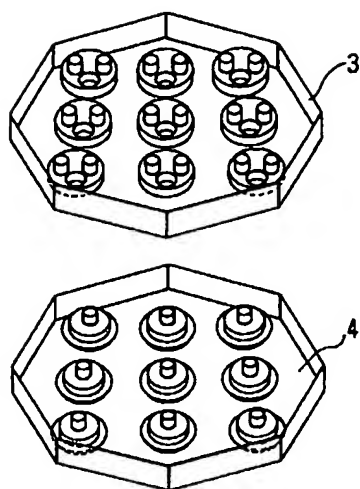


【図6】

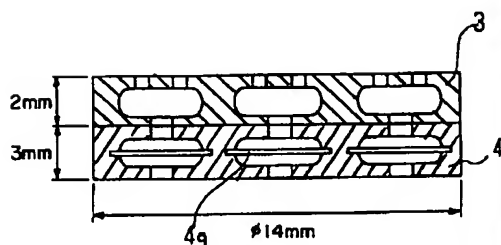


A - A SEC

【図7】



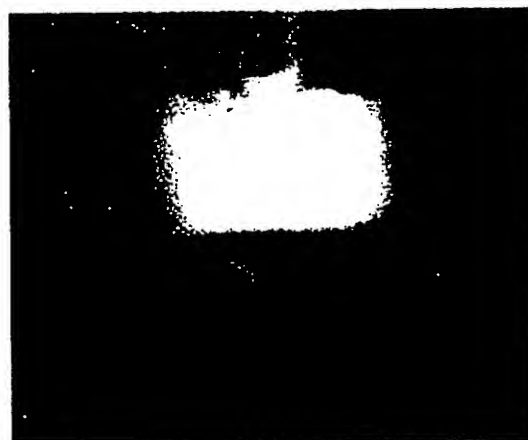
【図8】



【図9】



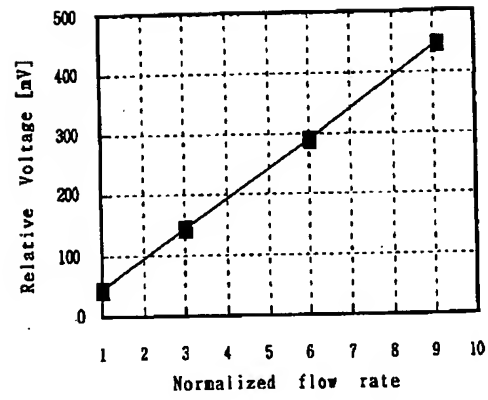
(a)



(b)

(6) 001-158000 (P2001-HC00

【図10】



**This Page is Inserted by IFW Indexing and Scanning
Operations and is not part of the Official Record**

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

☐ BLACK BORDERS

☐ IMAGE CUT OFF AT TOP, BOTTOM OR SIDES

☐ FADED TEXT OR DRAWING

☐ BLURRED OR ILLEGIBLE TEXT OR DRAWING

☐ SKEWED/SLANTED IMAGES

☐ COLOR OR BLACK AND WHITE PHOTOGRAPHS

☐ GRAY SCALE DOCUMENTS

☐ LINES OR MARKS ON ORIGINAL DOCUMENT

☐ REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY

☐ OTHER: _____

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.

THIS PAGE BLANK (USPTO)